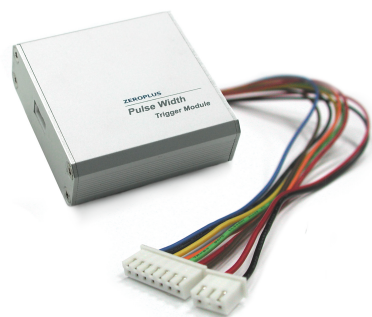


Pulse Width Trigger Module



Accessories Contents

Pulse Width Trigger Module *1
test Cable(7pin) *1
test Cable(2pin) *1
User Guide *1

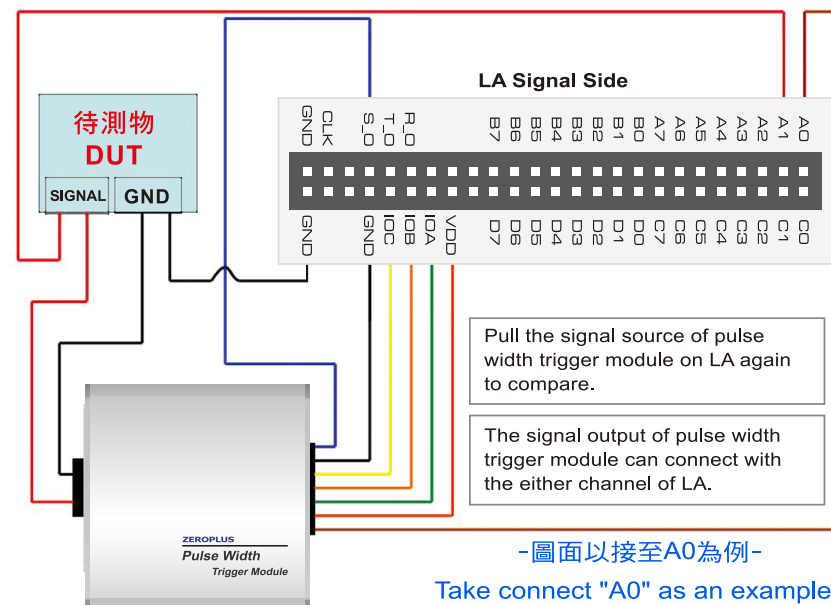
Specification

Size:
5.4cm(L)x4.5cm(W)x1.8cm(H)
Weight:50g

Suit For V3.03.05 Version

孕龍邏輯分析儀軟體V3.03.05
以上版本適用

硬體接線圖 Hardware Wiring Diagram



孕龍科技股份有限公司 ZEROPLUS TECHNOLOGY CO., LTD.

23585新北市中和區建八路123號2樓
2F., No.123, Jian 8th Rd., Zhonghe Dist., New Taipei City 23585, Taiwan
Tel: +886-2-6620-2225 Fax: +886-2-2223-4362

Service Mail: service@zeroplus.com.tw

北京市海淀区安宁庄西路9号院(当代城市家园)13号楼D座402室

电话: +86-10-51159268 传真: +86-10-51159278

上海市浦东新区张江晨晖路825弄8号101室

电话: +86-21-50155235~6 传真: +86-21-50155235 #607

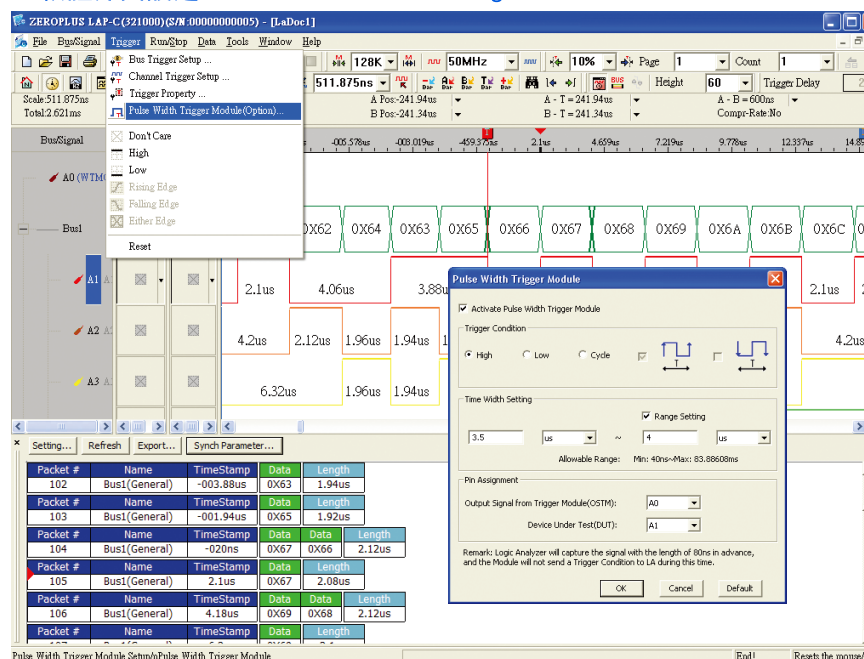
深圳市宝安82区新湖路华美居商务中心A区C座605室

电话: +86-755-29556305~6 传真: +86-755-29556306 #613

www.zeroplus.com.tw

Copyright © ZEROPLUS TECHNOLOGY CO., LTD. All Rights Reserved. 2012/12/01

軟體介面設定 Software Interface Setting



■ 最小時間與最大時間說明 Trigger Time Setting

Pulse Width Trigger Module

☒ Activate Pulse Width Trigger Module

Trigger Condition

☒ High ☐ Low ☐ Cycle ☒ ☐

Time Width Setting

☒ Range Setting

3.5 us ~ 4 us

Allowable Range: Min: 40ns~Max: 83.88608ms

Pin Assignment

Output Signal from Trigger Module(OSTM): A0

Device Under Test(DUT): A1

Remark: Logic Analyzer will capture the signal with the length of 80ns in advance, and the Module will not send a Trigger Condition to LA during this time.

OK Cancel Default

STEP 1 Trigger Condition 3 selectable trigger modes : high level, low level, and wave form cycle mode.

設定使用脈波寬度觸發時的觸發波形狀態。
 高準位：以高準位波形寬度進行觸發設定。
 低準位：以低準位波形寬度進行觸發設定。
 完整週期：以取樣波形中的完整波形週期進行觸發設定。

STEP 2 Time Width Setting Minimum and maximum setting

最小時間設定：判斷條件一的波形狀態大於等於設定時間才可觸發。
 例如：觸發條件設定為"高準位"，最小時間設定為大於等於1ms，當訊號出現高準位時間大於等於1ms時，LA才會判定觸發條件成立。

最大時間設定：如條件一、二所述，取樣波形狀態必須小於等於設定時間才可觸發。
 例如：觸發條件設定為觸發條件設定為"高準位"，最小時間設定為大於等於1ms，最大時間設定為小於等於2ms，當訊號出現高準位時間大於等於1ms且小於等於2ms時，LA才會判定觸發條件成立。

STEP 3 Pin Assignment Channel Set Up: pulse width trigger module output setting & signal setting.

觸發輸出：該通道為使用觸發模組時的觸發條件設定通道，可在這邊設定欲連接的通道腳位，設定觸發條件固定為上升緣觸發。

觸發信號：該通道為待側訊號通道，可在這邊設定欲判斷寬度大小的訊號使用哪一通道。

■ 範例說明 Example

Pulse Width Trigger Module

☒ Activate Pulse Width Trigger Module

Trigger Condition

☒ High ☐ Low ☐ Cycle ☒ ☐

Time Width Setting

☒ Range Setting

3.5 us ~ 4 us

Allowable Range: Min: 40ns~Max: 83.88608ms

Pin Assignment

Output Signal from Trigger Module(OSTM): A0

Device Under Test(DUT): A1

Remark: Logic Analyzer will capture the signal with the length of 80ns in advance, and the Module will not send a Trigger Condition to LA during this time.

OK Cancel Default

A0為脈波寬度觸發模組的Output，A1是原本訊號源。

A0 is the output of pulse width trigger module, A1 is the original signal channel.

